

Dsus2
D2

(x)

x

			3	
	1			

Dsus2/F
D2/F

(x)

x

			3	
	1			
			2	

E

1				
	3			
	2			

F

I

	2			
		4		
		3		

Fb5/maj7 /C

x

	1			
		3		
		2		

F6/maj7 /C

x

			4	
	1			
		3		
		2		

F#

II

	2			
		4		
		3		

G

			4	
	2			
		3		

Asus2
A2

(x)

	2			
	1			

Asus2/C
A2/C

(x)

	2			
	1			
		3		

Hm

(x)

II

	2			
		4		
		3		