

C#m7/E

		4	
		3	
1			

IV

D

	2		
	1	3	

(x)
x

Dsus2
D2

		3	
	1		

(x)
x

E

1			
	3		
	2		

Esus4
E4

	4		
	3		
	2		

A

	3		
	2		
	1		

(x)

Asus2
A2

	2		
	1		

(x)

Hsus4/E
H4/E

		4	
		3	
1			

II