

D

	2			
		3		
	1			
(x)				
x				

Dsus4
D4

		4		
		3		
	1			
(x)				
x				

Em

		3		
		2		

F#m

			4	
			3	

II

G

		4		
	2			
		3		

A

		3		
		2		
		1		
(x)				

Asus2
A2

	2			
	1			
(x)				

Asus4
A4

			4	
	2			
	1			
(x)				

Hm

		2		
			4	
			3	

II